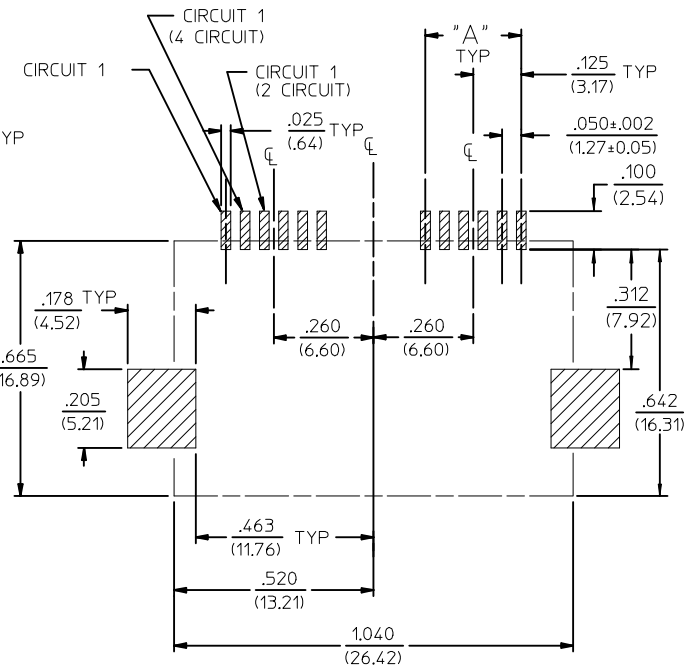
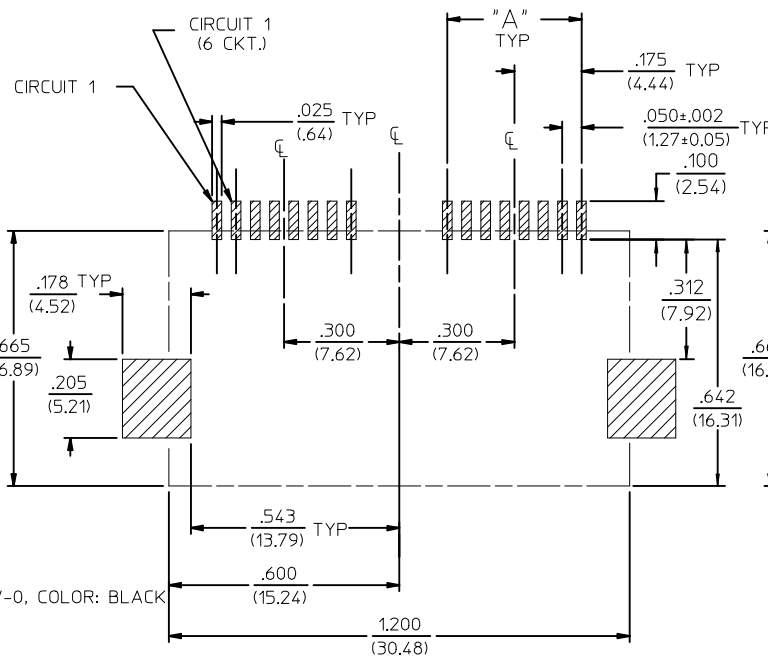
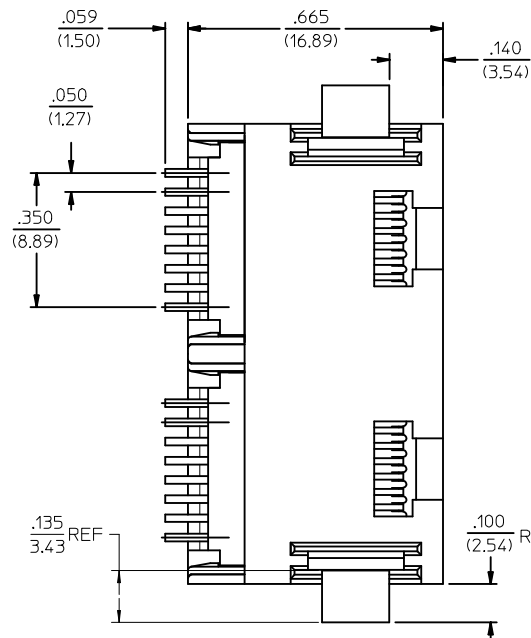
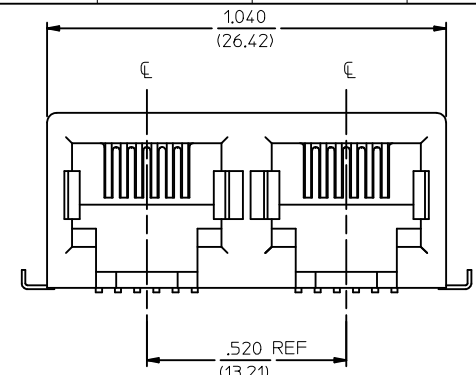
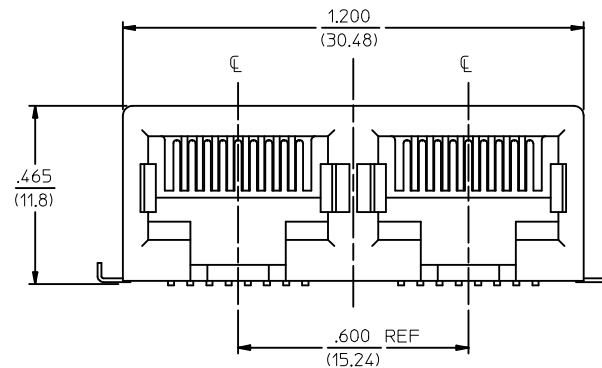
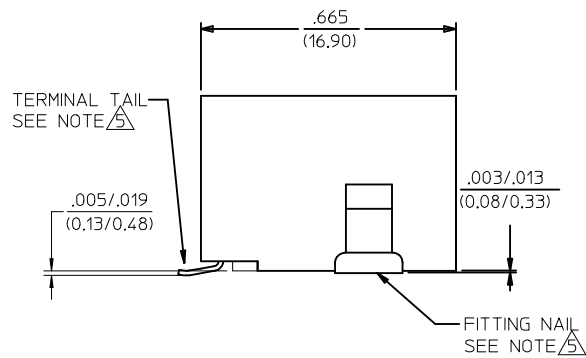




- NOTES:
- MATERIAL:
HOUSING & INSULATOR: NYLON(PA), GLASS FILLED, UL94V-0, COLOR: BLACK
TERMINALS: PHOSPHOR BRONZE, .012/(0.30) THICK
FITTING NAILS: BRASS, .010/(0.25) THICK
 - FINISH:
TERMINALS:
A = SELECT GOLD IN CONTACT AREA: .000050/(0.00127) MIN.,
SELECT MATTE TIN IN PC TAIL AREA: .000100/(0.00254) MIN.,
WITH OVERALL NICKEL UNDERPLATE: .000050/(0.00127) MIN.
B = SELECT GOLD IN CONTACT AREA: .000030/(0.00076) MIN.,
SELECT MATTE TIN IN PC TAIL AREA: .000100/(0.00254) MIN.,
WITH OVERALL NICKEL UNDERPLATE: .000050/(0.00127) MIN.
C = SELECT GOLD IN CONTACT AREA: .000015/(0.00038) MIN.,
SELECT MATTE TIN IN PC TAIL AREA: .000100/(0.00254) MIN.,
WITH OVERALL NICKEL UNDERPLATE: .000050/(0.00127) MIN.
 - FITTING NAILS:
100 MICROINCHES MATTE TIN OVER 50 MICROINCHES NICKEL UNDERPLATE
 - PRODUCT SPECIFICATION AND PROCESSING PARAMETERS: PS-43743-0001.
 - PACKAGING SPECIFICATION:
CONNECTOR ASSEMBLIES TO BE PACKAGED USING TAPE & REEL SYSTEM.
 - COPLANARITY SPECIFICATION:
WHEN AN ASSEMBLY IS PLACED UPON A LEVEL SURFACE, THE MAXIMUM GAP BETWEEN THE LEVEL SURFACE AND ALL TERMINAL TAILS AND BOTH FITTING NAILS IS .006/(0.15).
 - FOR ASSEMBLIES HAVING VOIDED CIRCUITS, THE TAIL PORTION IS CUT AND REMOVED, THE MATING PORTION OF THE TERMINAL REMAINS INTACT. VOIDED CIRCUITS MUST BE THE SAME FOR BOTH PARTS.
 - CONFORMS TO FCC REGULATION PART 68.5 FOR MODULAR JACKS.

PC BOARD LAYOUT FOR
8 POSITION HOUSING
(COMPONENT SIDE OF BOARD)

PC BOARD LAYOUT FOR
6 POSITION HOUSING
(COMPONENT SIDE OF BOARD)

CORRECT NOTE # EC NO: UCP2013-4879 DR: NGUYEN CHKD: JELL APPR: FSMITH REV: G4	2013/05/31 2013/05/31 2013/06/07	DESCRIPTION QUALITY SYMBOLS F=0 F=0 F=0	GENERAL TOLERANCES (UNLESS SPECIFIED)		DIMENSION STYLE IN/MM		SCALE 2:1	DESIGN UNITS INCH	THIRD ANGLE PROJECTION 4, 6 & 8 CIRCUIT DUAL PORT SMT MODJACK molex DOCUMENT NO. SD-43841-001 SHEET NO. 1 OF 2		
				mm	INCH	DRAWN BY PEARSON	DATE 01/07/97	TITLE			
			4 PLACES	± ---	± ---	CHECKED BY MUELLER	DATE 01/07/97				
			3 PLACES	± ---	± .010	APPROVED BY FSMITH	DATE 2012/10/12				
			2 PLACES	± .025	± .015	MATERIAL NO.					
			1 PLACE	± .38	± ---	SEE CHART					
			ANGULAR ±1/2°								
			DRAFT WHERE APPLICABLE MUST REMAIN WITHIN DIMENSIONS		SIZE C						
										THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO MOLEX INCORPORATED AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION	

13	12	11	10	9	8	
ASSEMBLY ITEM NO.	CONNECTOR SIZE	CIRCUIT SIZE	TERMINAL PLATING	TAPE & REEL PACKAGING NO.	VOIDED CIRCUITS	
43841-0001	8	4	A	PK-70873-7004	NA	
43841-0002	8	6	A	PK-70873-7004		
43841-0003	8	8	A	PK-70873-7004		
43841-0004	6	4	A	PK-70873-7003		
43841-0005	6	6	A	PK-70873-7003		
43841-0006	8	4	B	PK-70873-7004		
43841-0007	8	6	B	PK-70873-7004		
43841-0008	8	8	B	PK-70873-7004		
43841-0009	6	4	B	PK-70873-7003		
43841-0010	6	6	B	PK-70873-7003		
43841-0011	8	4	C	PK-70873-7004		
43841-0012	8	6	C	PK-70873-7004		
43841-0013	8	8	C	PK-70873-7004		
43841-0014	6	4	C	PK-70873-7003		
43841-0015	6	6	C	PK-70873-7003		
43841-0016	6	2	A	PK-70873-7003		
43841-0017	6	2	B	PK-70873-7003		
43841-0018	6	2	C	PK-70873-7003		NA

HOUSING SIZE	CIRCUIT SIZE	DIM. A
6	6	.250 (6.35)
6	4	.150 (3.81)
6	2	.050 (1.27)
8	8	.350 (8.89)
8	6	.250 (6.35)
8	4	.150 (3.81)

TAPE AND REEL PACKAGING

VIEW SHOWING TYPICAL TERMINAL CUTOFF
OF TAIL (SEE NOTE 6) FOR VOIDED CIRCUITS.

SEE SHEET ONE

EC NO: UCP2013-4879

2013/05/31

DRWN:NGUYEN

2013/05/31

CHKD:JBELL

2013/06/07

APPR:FSMITH

REV

G4

DESCRIPTION

QUALITY SYMBOLS

GENERAL TOLERANCES
(UNLESS SPECIFIED)

	mm	INCH
4 PLACES	± .---	± .---
3 PLACES	± .---	± .010
2 PLACES	± 0.25	± .015
1 PLACE	± .38	± .---
0 PLACE	± .---	± .---

ANGULAR ±1/2°

DRAFT WHERE APPLICABLE
MUST REMAIN
WITHIN DIMENSIONS

DIMENSION STYLE

IN/MM

DRAWN BY

PEARSON

DATE

01/07/97

CHECKED BY

MUELLER

DATE

01/07/97

APPROVED BY

FSMITH

DATE

2012/10/12

MATERIAL NO.

SEE CHART

SIZE

C

SCALE

2:1

DESIGN UNITS

INCH

THIRD ANGLE
PROJECTION

TITLE

4, 6 & 8 CIRCUIT
DUAL PORT SMT MODJACK

molex

DOCUMENT NO.

SD-43841-001

SHEET NO.

2 OF 2

THIS DRAWING CONTAINS INFORMATION THAT IS PROPRIETARY TO MOLEX
INCORPORATED AND SHOULD NOT BE USED WITHOUT WRITTEN PERMISSION

13

12

11

10

9

8

7

6

5

4

3

2

1

12

11

10

9

8

7

6

5

4

3

2

1

Данный компонент на территории Российской Федерации

Вы можете приобрести в компании MosChip.

Для оперативного оформления запроса Вам необходимо перейти по данной ссылке:

<http://moschip.ru/get-element>

Вы можете разместить у нас заказ для любого Вашего проекта, будь то серийное производство или разработка единичного прибора.

В нашем ассортименте представлены ведущие мировые производители активных и пассивных электронных компонентов.

Нашей специализацией является поставка электронной компонентной базы двойного назначения, продукции таких производителей как XILINX, Intel (ex.ALTERA), Vicor, Microchip, Texas Instruments, Analog Devices, Mini-Circuits, Amphenol, Glenair.

Сотрудничество с глобальными дистрибьюторами электронных компонентов, предоставляет возможность заказывать и получать с международных складов практически любой перечень компонентов в оптимальные для Вас сроки.

На всех этапах разработки и производства наши партнеры могут получить квалифицированную поддержку опытных инженеров.

Система менеджмента качества компании отвечает требованиям в соответствии с ГОСТ Р ИСО 9001, ГОСТ РВ 0015-002 и ЭС РД 009

Офис по работе с юридическими лицами:

105318, г.Москва, ул.Щербаковская д.3, офис 1107, 1118, ДЦ «Щербаковский»

Телефон: +7 495 668-12-70 (многоканальный)

Факс: +7 495 668-12-70 (доб.304)

E-mail: info@moschip.ru

Skype отдела продаж:

moschip.ru

moschip.ru_4

moschip.ru_6

moschip.ru_9