

SD8901

FEATURES

- High Frequency Operation
- Wide Dynamic Range
- Low Capacitance

APPLICATIONS

- Communications
- RF Mixers

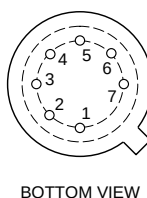
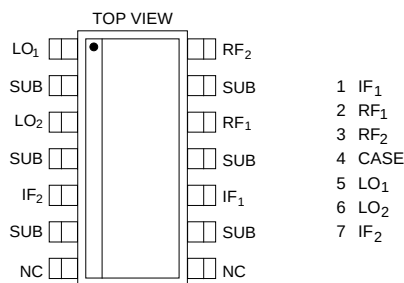
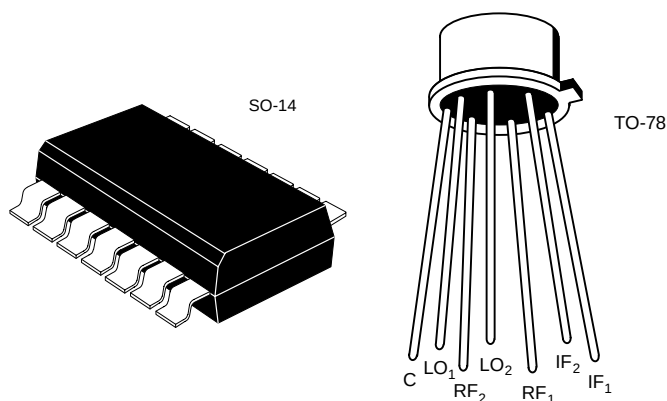
DESCRIPTION

The SD8901 is a ring demodulator/balanced mixer. Designed to utilize Calogic's ultra high speed and low capacitance lateral DMOS process. The SD8901 offers significant performance improvements over JFET and diode balanced mixers when low third order harmonic distortion has been a problem.

PACKAGE INFORMATION

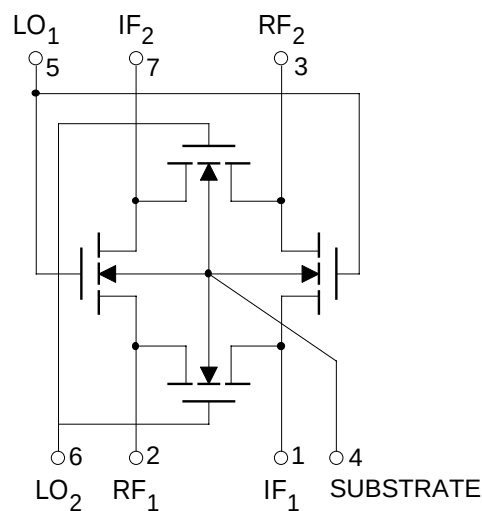
Part	Package	Temperature Range
SD8901HD	Hermetic TO-78	-55°C to 125°C
SD8901CY	Plastic Surface Mount	-55°C to 125°C
XSD8901	Sorted Chips in Carriers	-55°C to 125°C

PIN CONFIGURATIONS



CD4

Functional block diagram



ABSOLUTE MAXIMUM RATINGS (T_A = +25°C unless otherwise noted)

V _{DS}	Drain to Source	15 V	I _D	Drain Current	50 mA
V _{DB}	Drain to Substrate	22.5 V	Operating Temperature	-55 to 125°C	
V _{SB}	Source to Substrate	22.5 V	Storage Temperature	-65 to 150°C	
V _{GS}	Gate to Source	-22.5 V to 30 V	Power Dissipation (A Package)*	640 mW	
V _{GB}	Gate to Substrate	-0.3V to 30 V	* Derate 5 mW/ °C above 25°C		
V _{GD}	Gate to Drain	-22.5V to 30 V			

ELECTRICAL CHARACTERISTICS (T_A = +25°C unless otherwise noted)

SYMBOL	CHARACTERISTICS	MIN	TYP	MAX	UNIT	TEST CONDITIONS		
STATIC								
V _{(BR)DS}	Drain-Source Breakdown Voltage	15	25		V	V _{GS} = V _{SB} = -5 V I _S = 10 nA		
V _{(BR)SD}	Source-Drain Breakdown Voltage	15				V _{GD} = V _{DB} = - 5 V I _D = 10 nA		
V _{(BR)DB}	Drain-Substrate Breakdown Voltage	22.5				Source Open V _{GB} = 0 V, I _D = 10 nA		
V _{(BR)SB}	Source-Substrate Breakdown Voltage	22.5				Drain Open V _{GB} = 0 V, I _D = 10 nA		
V _T	Threshold Voltage	0.1	1	2.0		V _{DS} = V _{GS} = V _T I _S = 1 μA, V _{SB} = 0V		
r _{DS(ON)}	Drain-Source "ON" Resistance		50	75	Ω	I _D = 1 mA V _{SB} = 0 V	V _{GS} = 5 V	
			30				V _{GS} = 10 V	
			23				V _{GS} = 15 V	
			19				V _{GS} = 20 V	
Δr _{DS(ON)}	Resistance Matching		3	7				V _{GS} = 5 V
DYNAMIC								
C _{gg}	LO ₁ - LO ₂ Capacitance		4.4		pF	V _{DS} = 0 V, V _{BS} = -5.5 V V _{GS} = 4 V		
L _c	Conversion Loss		8		dB	See Figure 1, PLO = +17 dBm		
IMD ₃	Third Order Intercept		+35					
f _{MAX}	Maximum Operation Frequency		250		MHz			

Note: Guaranteed by design, not subject to production test

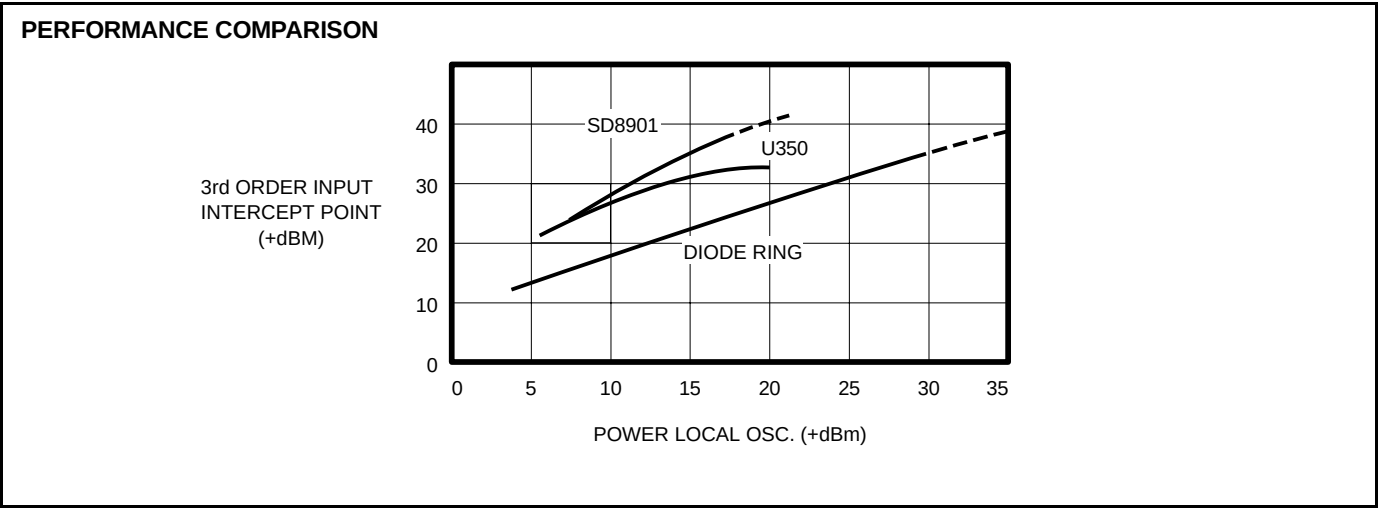


FIGURE 1.

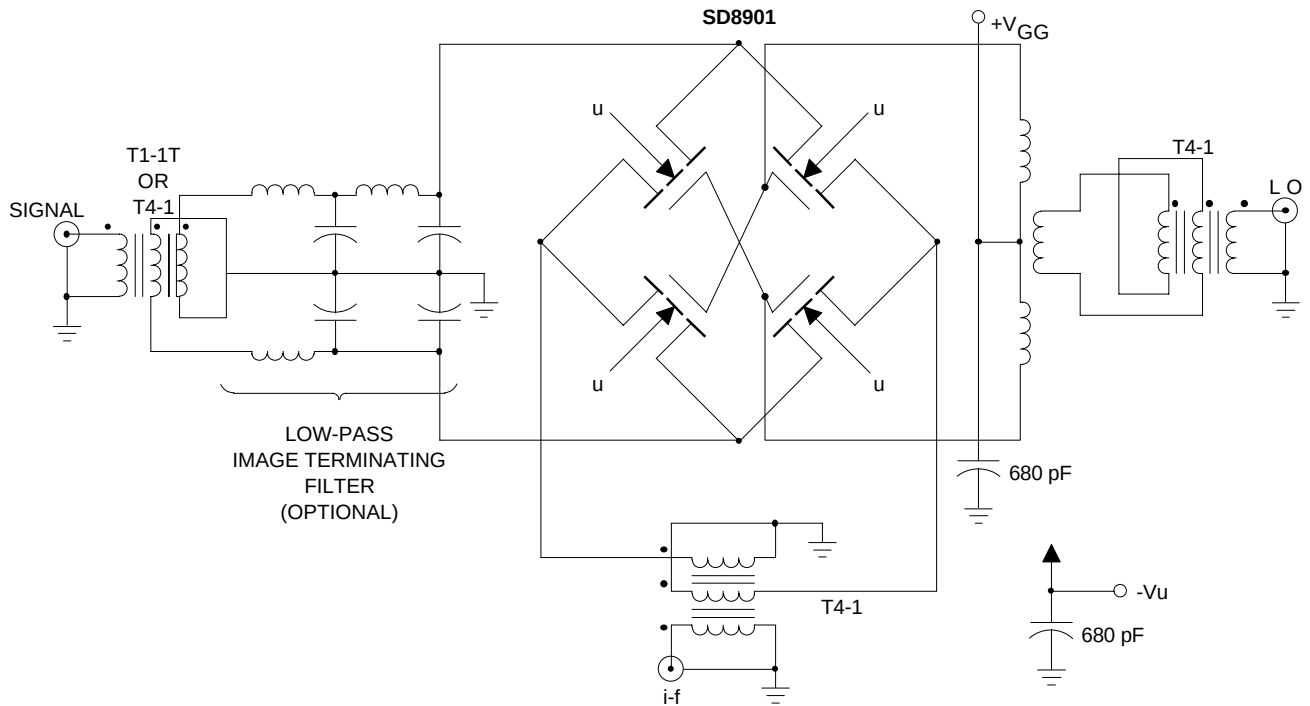
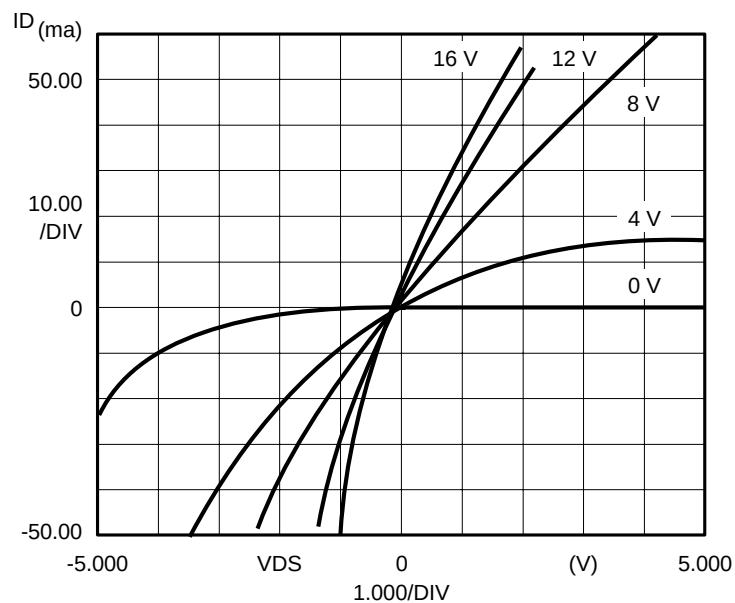


FIGURE 2. First and third Quadrant I-E Characteristic Showing Effect of Gate Voltage Leading to Large-Signal Overload Distortion.



Данный компонент на территории Российской Федерации

Вы можете приобрести в компании MosChip.

Для оперативного оформления запроса Вам необходимо перейти по данной ссылке:

<http://moschip.ru/get-element>

Вы можете разместить у нас заказ для любого Вашего проекта, будь то серийное производство или разработка единичного прибора.

В нашем ассортименте представлены ведущие мировые производители активных и пассивных электронных компонентов.

Нашей специализацией является поставка электронной компонентной базы двойного назначения, продукции таких производителей как XILINX, Intel (ex.ALTERA), Vicor, Microchip, Texas Instruments, Analog Devices, Mini-Circuits, Amphenol, Glenair.

Сотрудничество с глобальными дистрибьюторами электронных компонентов, предоставляет возможность заказывать и получать с международных складов практически любой перечень компонентов в оптимальные для Вас сроки.

На всех этапах разработки и производства наши партнеры могут получить квалифицированную поддержку опытных инженеров.

Система менеджмента качества компании отвечает требованиям в соответствии с ГОСТ Р ИСО 9001, ГОСТ РВ 0015-002 и ЭС РД 009

Офис по работе с юридическими лицами:

105318, г.Москва, ул.Щербаковская д.3, офис 1107, 1118, ДЦ «Щербаковский»

Телефон: +7 495 668-12-70 (многоканальный)

Факс: +7 495 668-12-70 (доб.304)

E-mail: info@moschip.ru

Skype отдела продаж:

moschip.ru

moschip.ru_4

moschip.ru_6

moschip.ru_9