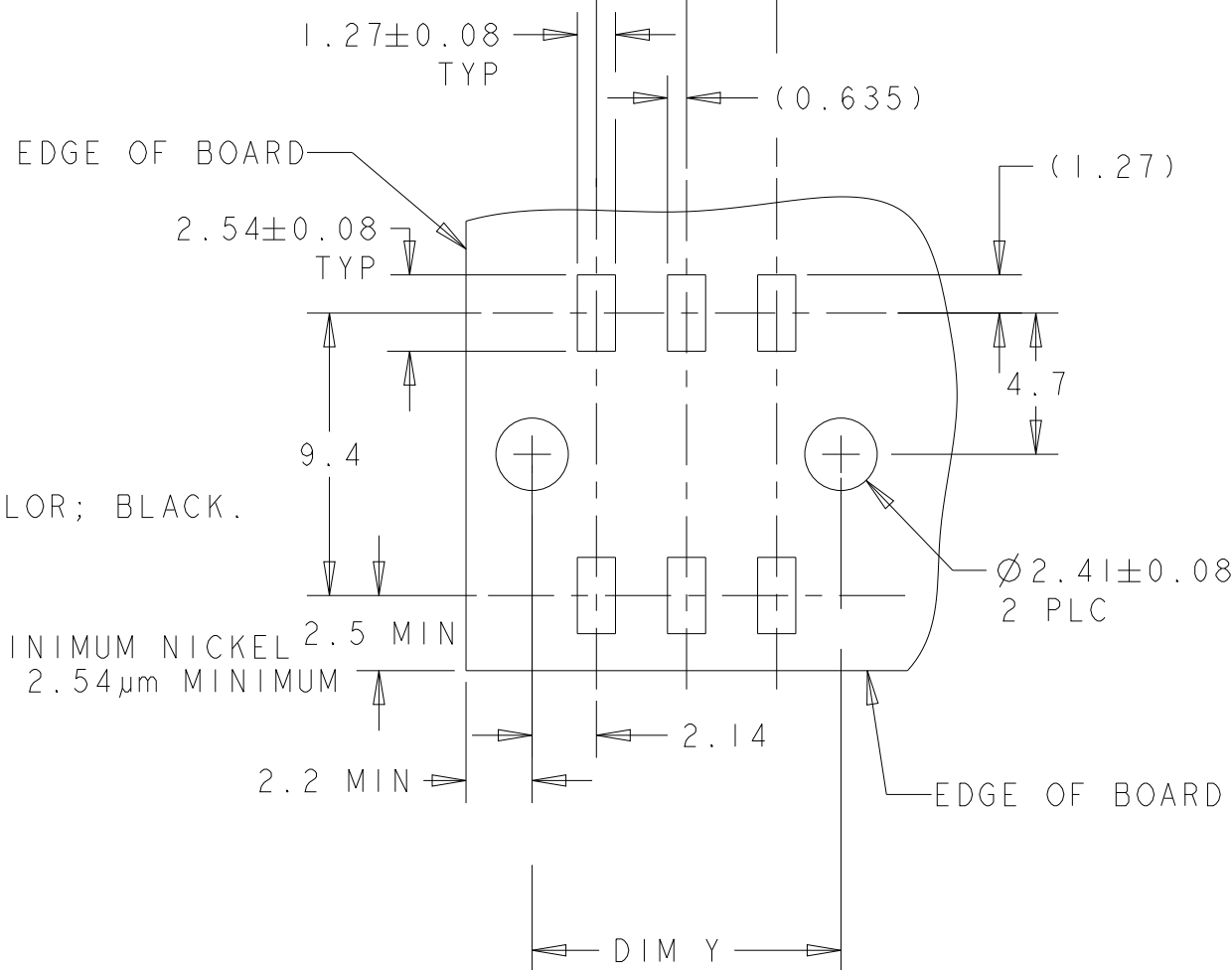
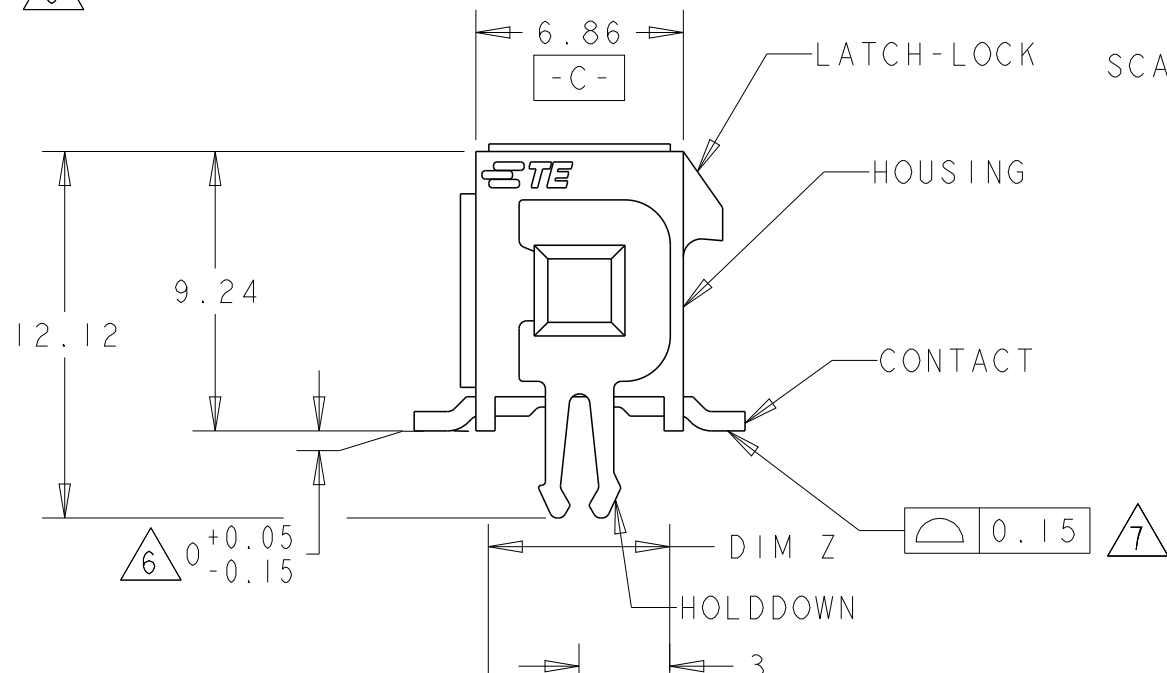
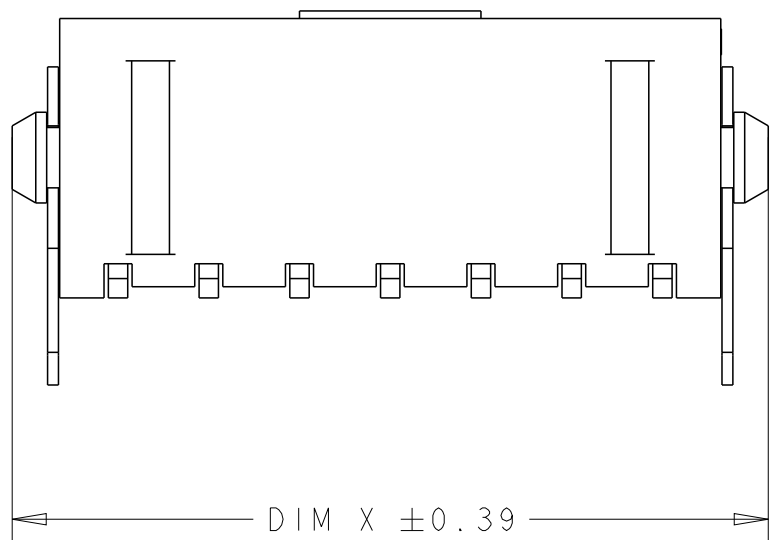
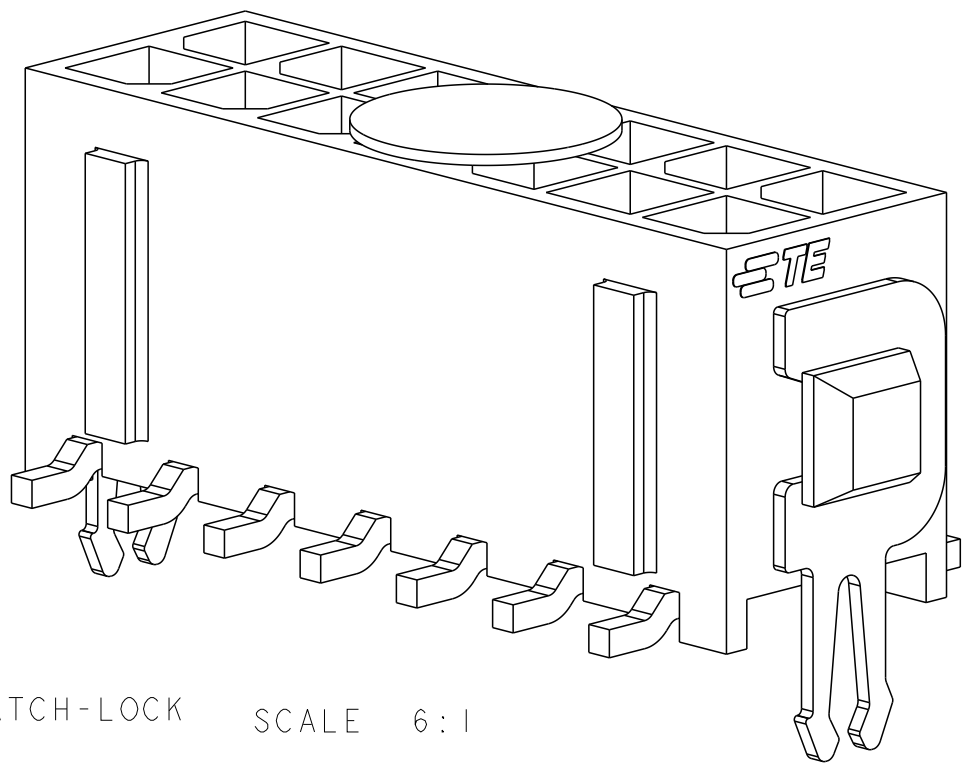


REVISIONS					
P	LTR	DESCRIPTION	DATE	DWN	APVD
	J2	REVISED PER ECR-17-017609	04DEC2017	JB	DZ

RECOMMENDED PCB LAYOUT (COMPONENT SIDE) 

	36.86	37.30	33.00	40.00	24	5-794634-4
	33.86	34.30	30.00	37.00	22	5-794634-2
	30.86	31.30	27.00	34.00	20	5-794634-0
	27.86	28.30	24.00	31.00	18	4-794634-8
	24.86	25.30	21.00	28.00	16	4-794634-6
	21.86	22.30	18.00	25.00	14	4-794634-4
	18.86	19.30	15.00	22.00	12	4-794634-2
	15.86	16.30	12.00	19.00	10	4-794634-0
	12.86	13.30	9.00	16.00	8	3-794634-8
	9.86	10.30	6.00	13.00	6	3-794634-6
	6.86	7.30	3.00	10.00	4	3-794634-4
	3.86	4.30	-	7.00	2	3-794634-2

SUPERSEDED BY 5-794634-4	$\triangle_2$	36.86	37.30	33.00	40.00	24	~~2-794634-4~~
SUPERSEDED BY 5-794634-2	$\triangle_2$	33.86	34.30	30.00	37.00	22	~~2-794634-2~~
SUPERSEDED BY 5-794634-0	$\triangle_2$	30.86	31.30	27.00	34.00	20	~~2-794634-0~~
SUPERSEDED BY 4-794634-8	$\triangle_2$	27.86	28.30	24.00	31.00	18	~~1-794634-8~~
SUPERSEDED BY 4-794634-6	$\triangle_2$	24.86	25.30	21.00	28.00	16	~~1-794634-6~~
SUPERSEDED BY 4-794634-4	$\triangle_2$	21.86	22.30	18.00	25.00	14	~~1-794634-4~~
SUPERSEDED BY 4-794634-2	$\triangle_2$	18.86	19.30	15.00	22.00	12	~~1-794634-2~~
SUPERSEDED BY 4-794634-0	$\triangle_2$	15.86	16.30	12.00	19.00	10	~~1-794634-0~~
SUPERSEDED BY 3-794634-8	$\triangle_2$	12.86	13.30	9.00	16.00	8	~~794634-8~~
SUPERSEDED BY 3-794634-6	$\triangle_2$	9.86	10.30	6.00	13.00	6	~~794634-6~~
SUPERSEDED BY 3-794634-4	$\triangle_2$	6.86	7.30	3.00	10.00	4	~~794634-4~~
SUPERSEDED BY 3-794634-2	$\triangle_2$	3.86	4.30	-	7.00	2	~~794634-2~~

THIS DRAWING IS A CONTROLLED DOCUMENT.		DWN 9MAR2003 K. WHITAKER CHK 19MAR2003 C. JONES APVD 19MAR2003 C. JONES		 TE Connectivity	
DIMENSIONS: mm		TOLERANCES UNLESS OTHERWISE SPECIFIED: 0 PLC ± 1 PLC ± 2 PLC ±0.13 3 PLC ± 4 PLC ± ANGLES ± FINISH		NAME SURFACE MOUNT, VERTICAL, MECHANICAL HOLDDOWN, ASSEMBLY, 15 GOLD HEADER, DUAL ROW, MICRO MATE-N-LOK™	
		PRODUCT SPEC - APPLICATION SPEC -		SIZE CAGE CODE DRAWING NO RESTRICTED TO	
MATERIAL 		WEIGHT -		A200779 C=794634	
SEE TABLE		CUSTOMER DRAWING		SCALE 4:1 SHEET 1 OF 1 REV J2	

9 CIRCUIT NUMBER 1 IS LOCATED AT THE BOTTOM RIGHT
WITH THE LATCH-LOCK ON TOP LOOKING INTO THE CAVITIES

Данный компонент на территории Российской Федерации

Вы можете приобрести в компании MosChip.

Для оперативного оформления запроса Вам необходимо перейти по данной ссылке:

<http://moschip.ru/get-element>

Вы можете разместить у нас заказ для любого Вашего проекта, будь то серийное производство или разработка единичного прибора.

В нашем ассортименте представлены ведущие мировые производители активных и пассивных электронных компонентов.

Нашей специализацией является поставка электронной компонентной базы двойного назначения, продукции таких производителей как XILINX, Intel (ex.ALTERA), Vicor, Microchip, Texas Instruments, Analog Devices, Mini-Circuits, Amphenol, Glenair.

Сотрудничество с глобальными дистрибьюторами электронных компонентов, предоставляет возможность заказывать и получать с международных складов практически любой перечень компонентов в оптимальные для Вас сроки.

На всех этапах разработки и производства наши партнеры могут получить квалифицированную поддержку опытных инженеров.

Система менеджмента качества компании отвечает требованиям в соответствии с ГОСТ Р ИСО 9001, ГОСТ РВ 0015-002 и ЭС РД 009

Офис по работе с юридическими лицами:

105318, г.Москва, ул.Щербаковская д.3, офис 1107, 1118, ДЦ «Щербаковский»

Телефон: +7 495 668-12-70 (многоканальный)

Факс: +7 495 668-12-70 (доб.304)

E-mail: info@moschip.ru

Skype отдела продаж:

moschip.ru

moschip.ru_4

moschip.ru_6

moschip.ru_9